

## F.10 Koordinierungsmechanismen

### 1 UNIX — Semaphore

- Atomare Operationen auf einem Semaphorvektor  
Realisierung folgender theoretischer Konzepte:
  - ◆ Vektoradditionssystem (VAS)
    - ↳ mehrere Semaphorvariablen können in einer atomaren Operation individuell dekrementiert (P-Operation) bzw. inkrementiert (V-Operation) werden
  - ◆ up/down-System - ähnliche Funktionalität (Lösung des 2. Leser/Schreiber-Problems)
    - ↳ in einer atomaren Operation können mehrere Variablen auf 0 getestet werden und im Erfolgsfall werden Variablen des Semaphorvektors modifiziert
- Include-Dateien: `<sys/types.h>`  
`<sys/ipc.h>` `<sys/sem.h>`

AKBP

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

F.57

Reproduktion jeder Art oder Vervielfältigung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.

### 1 UNIX — Semaphore (3)

F.10 Koordinierungsmechanismen

- Eine Semaphor-Operation ist aus mehreren Einzeloperationen zusammengesetzt, jede Einzeloperation ist durch eine Struktur *sembuf* beschrieben:
  - ↳ Struktur:

```
struct sembuf {
    short sem_num;      /* Sem. Nummer
    */
    short sem_op;      /* Operation
    */
}
```
  - sem\_num** Nummer der Semaphorkomponente auf die sich die Operation bezieht
  - sem\_op < 0** P-Operation (VAS)
  - sem\_op > 0** V-Operation (VAS)
  - sem\_op = 0** Test auf 0 (2. Leser/Schreiber-Problem)
- Eine Semaphor-Operation blockiert immer dann als ganzes, wenn eine der Einzeloperationen blockiert!

AKBP

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

F.59

Reproduktion jeder Art oder Vervielfältigung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.

### 1 UNIX — Semaphore (2)

F.10 Koordinierungsmechanismen

- Systemschnittstelle:
  - semget(2)** Erzeugen eines neuen Semaphorvektors, bzw. Zugriff zu einem bestehenden Semaphor besorgen
  - semctl(2)** Statuskontrolle, Initialisierung und Löschen
  - semop(2)** Semaphor-Operationen
- Semaphor-Operation
  - ↳ **Aufruf:**

```
int semid;
int nsops = N;
struct sembuf sbuf[N];
...
semop(semid, sbuf, nsops);
```

AKBP

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

F.58

Reproduktion jeder Art oder Vervielfältigung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.

### 1 UNIX — Semaphore (4)

F.10 Koordinierungsmechanismen

- ★ **UNIX-Semaphore als Vektoradditionssystem**
  - ◆ vgl. F. Hofmann: Betriebssysteme: Grundkonzepte und Modellvorstellungen; 2. Aufl., Kap. 2.4, S. 73
  - Vektoraddition:  $e \in \mathbb{Z}^m$ , Semaphorvektor  $S \in \mathbb{Z}^m$ ,  
 $\Phi: 'S + e \geq 0 \quad \Theta: S = 'S + e$
- **Realisierung:**  
Eine Operation  $e$  auf dem Semaphorvektor wird durch ein Feld von *sembuf*-Strukturen beschrieben:
  - $\forall e_i \in e \wedge e_i \neq 0: \exists \text{sembuf} (\text{sembuf.sum\_num} = i \wedge \text{sembuf.sem\_op} = e_i)$
  - $\forall e_i \in e \wedge e_i = 0: \nexists \text{sembuf} (\text{sembuf.sum\_num} = i)$

AKBP

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

F.60

Reproduktion jeder Art oder Vervielfältigung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.

# 1 UNIX — Semaphore (5) F.10 Koordinierungsmechanismen

## ... UNIX-Semaphore als Vektoradditionssystem

**sem\_op < 0** P-Teiloperation  
**sem\_op** wird vom Wert der Semaphorkomponente abgezogen, wenn diese dadurch nicht kleiner 0 wird. Gesamtoperation blockiert oder liefert Fehler (je nach **flag**) wenn nicht möglich

**sem\_op > 0** V-Teiloperation  
**sem\_op** wird zum Wert der Semaphorkomponente addiert

kein **sembuf** für Semaphorkomponenten, die unverändert bleiben sollen!

# 1 UNIX — Semaphore (7) F.10 Koordinierungsmechanismen

## ... 2. Leser-Schreiber-Problem

### ■ Lösung mit UNIX-Semaphoren

- ↳ Semaphorvektor mit 3 Komponenten
  1. gegenseitiger Ausschluß zwischen Schreibern
  2. Zähler für Leser
  3. Anmeldung der Schreiber

Vorbelegung:  $\begin{pmatrix} 1 \\ 0 \\ 0 \end{pmatrix}$

### ↳ Leser

$\text{semop} \begin{pmatrix} - \\ 1 \\ 0 \end{pmatrix}; \text{lesen}; \text{semop} \begin{pmatrix} - \\ -1 \\ - \end{pmatrix};$

### ↳ Schreiber

$\text{semop} \begin{pmatrix} - \\ - \\ 1 \end{pmatrix}; \text{semop} \begin{pmatrix} -1 \\ 0 \\ - \end{pmatrix}; \text{schreiben}; \text{semop} \begin{pmatrix} 1 \\ - \\ -1 \end{pmatrix};$

– bedeutet, daß bei semop für die entsprechende Vektorkomponente keine sembuf-Struktur übergeben wird!

# 1 UNIX — Semaphore (6) F.10 Koordinierungsmechanismen

## ★ 2. Leser-Schreiber-Problem

◆ vgl. F. Hofmann: Betriebssysteme: Grundkonzepte und Modellvorstellungen; 2. Aufl., Kap. 2.4, S. 76

■ UNIX-Semaphore realisieren kein echtes *up/down*-System, entscheidend für das 2. Leser-Schreiber-Problem ist aber:

- ↳ atomarer Test mehrerer Variablen, verbunden mit Modifikation anderer Variablen
- ↳ beliebig viele P-Operationen ermöglichen und so lange warten können, bis die entsprechenden V-Operationen komplett durchgeführt wurden
  - alle anderen Koordinierungssysteme können nur von einem endlichen Wert bis 0 belegen!

# 2 Pthreads-Koordinierung F.10 Koordinierungsmechanismen

■ UNIX-Semaphore für Koordinierung von leichtgewichtigen Prozessen zu teuer

- ◆ Implementierung durch den Systemkern
- ◆ komplexe Datenstrukturen

■ Bei Koordinierung von Threads reichen meist einfache **mutex**-Semaphore

- ◆ gewartet wird durch Blockieren des Threads oder durch *busy wait* (*Spinlock*)

■ Komplexere Semaphore können alleine mit Mutexes nicht implementiert werden

- ↳ Problem:
  - Ein Mutex sperrt die Datenstruktur des komplexen Semaphors
  - Der Zustand der Datenstruktur erlaubt die Operation nicht
  - Blockieren an einem weiteren Mutex kann zu Verklemmungen führen

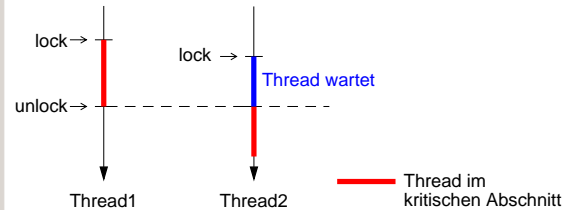
↳ Lösung: mutex in Verbindung mit sleep/wakeup-Mechanismus

↳ **Condition Variables**

## 2 Pthreads-Koordinierung (2) [F.10 Koordinierungsmechanismen](#)

### ★ Mutexes

#### ■ Koordinierung von kritischen Abschnitten



AKBP |

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

F.65

Reproduktion jeder Art oder Verwendung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.

## 2 Pthreads-Koordinierung (4) [F.10 Koordinierungsmechanismen](#)

### ... Mutexes (3)

#### ■ Schnittstelle

##### ◆ Mutex erzeugen

```
pthread_mutex_t m1;
s = pthread_mutex_init(&m1, pthread_mutexattr_default);
```

##### ◆ Lock & unlock

```
s = pthread_mutex_lock(&m1);
... kritischer Abschnitt
s = pthread_mutex_unlock(&m1);
```

##### ◆ weitere Funktionen

**pthread\_mutex\_trylock:** wie lock, blockiert aber nicht wenn krit. Abschnitt belegt ist

**pthread\_mutex\_getowner:** liefert pthread-ID des aktuellen lock-Besitzers

**pthread\_mutex\_destroy:** löscht Mutex

AKBP |

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

F.67

Reproduktion jeder Art oder Verwendung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.

## 2 Pthreads-Koordinierung (3) [F.10 Koordinierungsmechanismen](#)

### ... Mutexes (2)

#### ■ Realisierung:

- ◆ Implementierung weitgehend im Anwendungsmodus
- ◆ Voraussetzung: atomarer Maschinenbefehl zum Testen und Belegen der Semaphorvariablen (z. B. Test-and-Set oder Compare-and-Swap)
- ◆ Ist Semaphor frei kann, der Thread den kritischen Abschnitt ohne Verzögerung betreten
- ◆ Ist Semaphor belegt kann alternativ
  - der Thread den Prozessor aufgeben (thread\_yield) (normale Pthreads-Vorgehensweise)
  - der Thread aktiv auf die Freigabe warten (Spin) (Option z. B. bei der KSR Pthreads-Implementierung)
- ◆ Bei der unlock-Operation werden blockierte Threads aufgeweckt (thread\_resume)

AKBP |

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

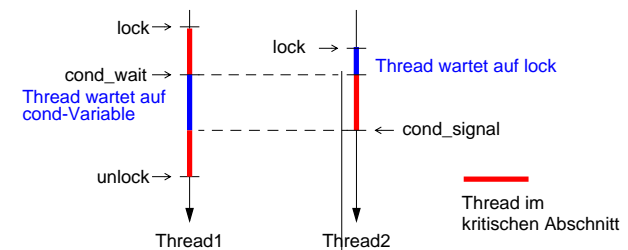
F.66

Reproduktion jeder Art oder Verwendung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.

## 2 Pthreads-Koordinierung (5) [F.10 Koordinierungsmechanismen](#)

### ★ Condition Variables

#### ■ Mechanismus zum Blockieren (mit gleichzeitiger Freigabe des aktuellen kritischen Abschnitts) und Aufwecken (mit neuem Betreten des kritischen Abschnitts) von Threads



AKBP |

Ausgewählte Kapitel der praktischen Betriebsprogrammierung  
© Jürgen Kleinöder, Universität Erlangen-Nürnberg, IMMD IV, 1998

F-Prozesse.doc 1998-12-09 09.04

F.68

Reproduktion jeder Art oder Verwendung dieser Unterlagen, außer zu Lehrzwecken an der Universität Erlangen-Nürnberg, bedarf der Zustimmung des Autors.