Verlässliche Echtzeitsysteme

Übungen zur Vorlesung

Florian Franzmann Martin Hoffmann Isabella Stilkerich

Friedrich-Alexander-Universität Erlangen-Nürnberg
Lehrstuhl Informatik 4 (Verteilte Systeme und Betriebssysteme)
http://www4.cs.fau.de

17. Juni 2013

Überblick

Annahmen

- C99
- x86 bzw. x86-64, d. h.
  - vorzeichenbehaftete Integer als Zweierkomplement implementiert
  - `char` hat 8 Bit
  - `short` hat 16 Bit
  - `int` hat 32 Bit
  - `long` hat 32 Bit auf x86 und 64 Bit auf x86-64

Frage 1

Zu was wird `1 > 0` ausgewertet?

1. `0`
2. `1`
3. nicht definiert

Erklärung

Jeder Wert ausser `0` ist in C wahr.

Frage 2

Zu was wird `1U > -1` ausgewertet?

1. 0
2. 1
3. nicht definiert

Erklärung

- `unsigned` gewinnt bei impliziter Typumwandlung.

⇝ `1U > -1U` ⇒ `1U > UINT_MAX`

Frage 3

Zu was wird `(unsigned short)x > -1` ausgewertet?

1. 0
2. 1
3. nicht definiert

Erklärung

- hier werden zwei `signed`-Werte verglichen
- vor dem Vergleich werden die beiden Operanden nach `int` umgewandelt
- weil dies ohne Wertverlust geschehen kann

⇝ ein `unsigned int` würde nicht umgewandelt werden!

Frage 4

Zu was wird `-1L > 1U` auf x86-64 ausgewertet? Auf x86?

1. beides 0
2. beides 1
3. 0 auf x86-64, 1 auf x86
4. 1 auf x86-64, 0 auf x86

Erklärung

- auf x86-64 ist `int` kürzer als `long`

⇝ `unsigned int` wird zu `long` ⇝ `-1L > 1L` ⇒ 0

- auf x86 entspricht `int` dem Datentyp `long`

⇝ `UINT_MAX > 1U` ⇒ 1

Frage 5

Zu was wird `SCHAR_MAX == CHAR_MAX` ausgewertet?

1. 0
2. 1
3. nicht definiert

Erklärung

- C99 schreibt nicht vor ob `char` vorzeichenbehaftet ist
- auf x86 und x86-64 ist `char` für gewöhnlich vorzeichenbehaftet

Frage 6

2. `1`
3. `INT_MIN`
4. `UINT_MIN`
5. nicht definiert

Erklärung

Der C-Standard garantiert, dass `UINT_MAX + 1 == 0`

Frage 7

Zu was wird `INT_MAX + 1` ausgewertet?

1. `0`
2. `1`
3. `INT_MAX`
4. `UINT_MAX`
5. nicht definiert

Erklärung

`signed int`-Überlauf ist nicht definiert.

Frage 8

Zu was wird `-INT_MIN` ausgewertet?

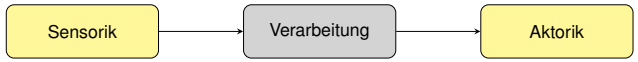
1. `0`
2. `1`
3. `INT_MAX`
4. `UINT_MAX`
5. `INT_MIN`
6. nicht definiert

Erklärung

Es gibt keine Zweierkomplementdarstellung für `-INT_MIN`

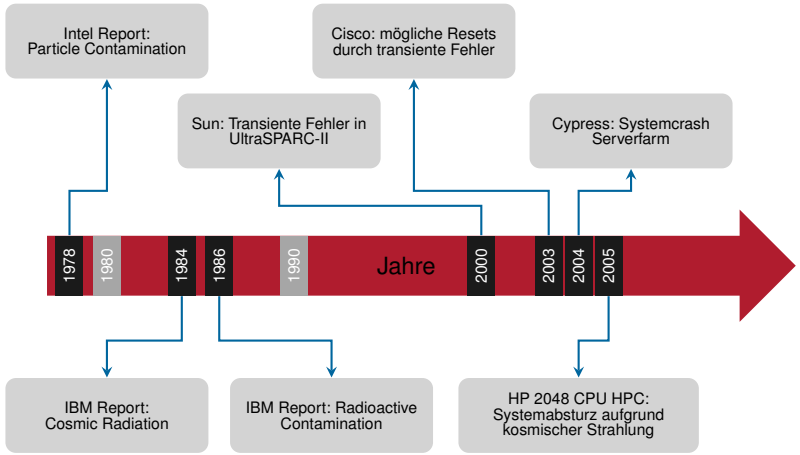
Table of Contents

Fehlertoleranz in eingebetteten Systemen



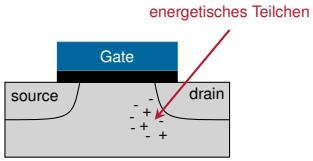
- hohe Zuverlässigeits- und Sicherheitsanforderungen
  - Safety Integrity Level (SIL), ISO26262, . . .
  - Einsatz von Fehlertoleranztechniken
- aber auch hohe *Kostensensitivität*
  - Trend zu Multiapplikationssystemen
  - Einsatz von Mehrkernarchitekturen

Auswirkungen transienter Fehler



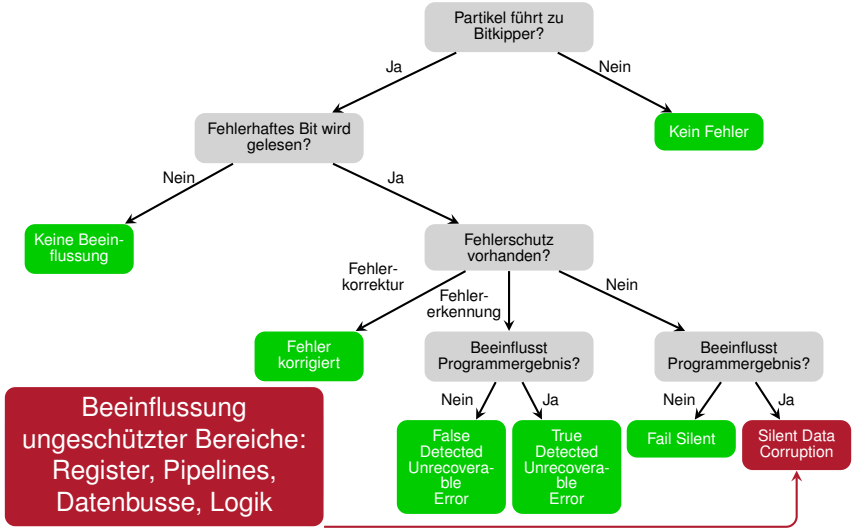
Fehlermodell - Transienter Hardwarefehler

- Steigende Fehleranfälligkeit durch sinkende Strukturgrößen
- Transienter Hardwarefehler (Single Event Upset, Soft-Error)
- Verursacht durch:
  - Ionisierende, elektromagnetische Strahlung
  - Spannungsschwankungen
  - Abgesenkte Versorgungsspannung
  - Rauschen, Übersprechen auf Leitungen



- Auswirkung transienter Fehler
  - Beeinflussung von:
    - Registerinhalten
    - Berechnungen der ALU
    - Daten oder Instruktionen auf dem CPU Bus
    - Daten auf dem Speicher- oder Peripheriebus

Auswirkungen transienter Fehler



Transiente Fehler

- Aktuelle Hardware kann bestimmte Zuverlässigkeitsanforderungen nicht mehr erfüllen!

International Roadmap for Semiconductors 2002:

> *Below* 100 *nm, single event upsets severely impact field-level product reliability, not only for memory, but for logic as well.*

Implications of microcontroller software on safety-critical automotive systems (Infineon 2008):

> *Probability of failures per hour for usual microcontroller core system is not reaching SIL3 requirements.*

- Chiphersteller empfehlen Einsatz von geeigneten Gegenmaßnahmen

N-fach modulare Hardware als Gegenmaßnahme

- Sicherheitskritische Systemkomponenten sind *mehrfach verbaut*:
- Einsatzgebiet: Maskierung von *Hardwarefehlern*
- Hardware NMR $\rightsquigarrow$ Toleranz *permanenter* HW Fehler/Ausfälle

Computers in Spaceflight: The NASA Experience[1]

> *(The Space Shuttle's) five general-purpose computers have reliability through redundancy, rather than the expensive quality control employed in the Apollo program. Four of the computers, each loaded with identical software, operate in what is termed the "redundant set" during critical mission phases such as ascent and descent. The fifth (. . .) is a backup. The four actuators that drive the hydraulics at each of the aerodynamic surfaces are also redundant, as are the pairs of computers that control each of the three main engines.*

[1] `http://history.nasa.gov/computers/Ch4-4.html`

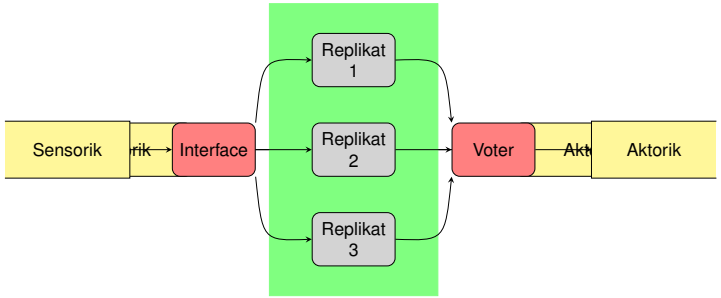
N-fach modulare Hardware (Forts.)

- "Klassische" unkomplizierte Lösung ($\rightsquigarrow$ *straightforward*)
- Vorteil:
  - Einfache, dennoch effektive Umsetzung
  - Toleranz transienter und *permanenter* Hardwarefehler
- Nachteile:
  - enormer Kostenaufwand im Sinne von:
    - Platz
    - Energie
    - Gewicht
    - Geld. . .
  - Keine Selektivität (Multiapplikation)
- Dennoch vorgeschrieben für hochsicherheitskritische Systeme:
  - Flugzeuge, Raumfahrtzeuge, Atomkraftwerke, etc.

N-fach modulare Software

- Teure NMR-Hardware in vielen Systemen nicht umsetzbar
  $\rightsquigarrow$ Hohe Kostensensitivät im Automobilbereich
- Lösung: Softwarebasierte NMR
  - Mehrfache Ausführung sicherheitskritischer Softwarekomponenten
  - Vergleich der Ergebnisse (Voting)
  - Idealerweise unter Einhaltung der ursprünglichen Schnittstelle
- Aber: Nur Maskierung *transienter* Hardwarefehler

Klassische “Triple Modular Redundancy” (TMR)



- Schnittstelle sammelt Eingangsdaten (Replikationsdeterminismus)
- Verteilt Daten und aktiviert Replikate
- Mehrheitsentscheider (Voter) wählt Ergebnis
- Ergebnis wird an Aktor versendet

Redundanzbereich

(In dieser Übung:) Ausschließlich Replikatausführung.

Table of Contents

TMR – Komponenten

Interface

1. Emuliert ursprüngliche Schnittstelle
2. Verteilt und verwaltet Eingabedaten
3. Erzeugt Replikate, führt diese seriell/parallel aus
4. Vergleicht Ergebnisse (2oo3-Entscheidung)

Replikate

1. Erhalten Eingabedaten vom Interface
2. Führen kritischen Code aus
3. Leiten Ergebnisse zurück zum Interface/Voter

Implementierungshinweise

- Gestalten Sie eine möglichst generische TMR-Ausführungsmagie
  - ⇝ Replikat-Implementierung als Funktionspointer übergeben
  - ⇝ Ein-/Ausgabedaten in generischen Datenstrukturen
  - ⇝ Zustand in generischer Datenstruktur

tmr.h

```
1  #include "tmr_config.h" // user defined data types
2
3  typedef void (*PImpl)(State_Data_t *, Input_Data_t *,
4    Output_Data_t *);
5
6  void tmr_init(State_Data_t *state);
7
8  /** \return -1 if error not recoverable */
9  int tmr_execute(Input_Data_t *input,
10   Output_Data_t *output, PImpl impl);
```

Teilaufgabe Serielle TMR (`tmr_serial.c`)

- Implementiert `tmr.h`-Schnittstelle
- Verwaltet `State_Data_t`-Objekte (global, statisch)
- Initialisiert Replikatzustände per `tmr_init()`
- Führt `impl()` dreifach redundant aus (`tmr_execute()`)
- Vergleicht `impl()`-Ergebnisse, kopiert in `output`

Teilaufgabe

- Überlegen Sie sich, was Zustand, Eingabe, Ausgabe ist
- Testen Sie ihre Implementierung mit ihrem *Festkomma-α-β-Filter* $\rightsquigarrow$ 1000 Filterschritte

Teilaufgabe: PThreads-TMR (`tmr_pthreads.c`)

Teilaufgabe

Implementieren Sie die Replikatausführung nun parallel mit Hilfe von PThreads!

- Interface `tmr_init()`
  1. Erstellt und startet initial Replikat-Threads
  2. Sonst wie serieller Fall
- Interface `tmr_execute()`
  1. Verteilt und verwaltet Eingabedaten
  2. Signalisiert Replikate
  3. Wartet auf Ergebnissignal
  4. Vergleicht Ergebnisse (2oo3-Entscheidung)

Replikat-Thread

1. Wartet auf Startsignal
2. Führt `impl()` aus
3. Signalisiert Abschluss der Codeausführung an `tmr_execute()`
4. Weiter bei 1.

Teilaufgabe: PThreads-TMR (Forts.)

- TMR-Ausführung mit Hilfe von PThreads
- PThreads: POSIX Standard für Threads
- Weit verbreitet: Linux, OSX, QNX, Solaris, eCos, u.v.m
- Bietet (C-) Funktionen zur Verwaltung und Steuerung von Threads
- Besteht aus Schnittstellenbeschreibung und Bibliothek:
- `#include <pthread.h>` $\rightsquigarrow$ `libpthread.a`
- Linker muss Bibliothek mit Einbinden:
  - GCC: `-pthread`
  - CMake: `target_link_libraries(<targetname> pthread )`

Teilaufgabe: PThreads-TMR (Forts.)

- Erzeugen eines PThread

```
int pthread_create(pthread_t *thread_id,
  const pthread_attr_t *attributes,
  void *(*thread_func)(void *),
  void * arguments);
```

- Terminierung eines PThread
  - nach der Rückkehr aus `thread_func`
  - durch expliziten Aufruf von `pthread_exit(void* status)`
- Warten auf Terminierung im Ursprungsprogramm
  - `int pthread_join(pthread_t thread, void **status_ptr)`
- Identität des Threads
  - `int pthread_self(void)`
  - Vergleich: `int pthread_equal(pthread_t t1, pthread_t t2)`

Beispiel: PThreads-API

```c
#include <pthread.h>
#include <stdio.h>

void* myfunc(void * arg){
 char* s = (char*)(arg);
 printf("Hi, %s!\n", s);
}

int main(void){
 char s[] = "Dude";
 char t[] = "Tux";
 pthread_t t1, t2;
 int status;
 pthread_create(&t1, NULL, myfunc, (void*)s);
 pthread_create(&t2, NULL, myfunc, (void*)t);
 pthread_join(t1, (void**) &status);
 pthread_join(t2, (void**) &status);
 puts("done.");

 return 0;
}
```

Beispiel: PThreads-API (Forts.)

```
faui41l ~ % gcc pttest.c -lpthread
faui41l ~ % for i in {1..5}; do ./a.out; done
Hi, Dude!
Hi, Tux!
done.
Hi, Tux!
Hi, Dude!
done.
Hi, Tux!
Hi, Dude!
done.
Hi, Dude!
Hi, Tux!
done.
Hi, Dude!
Hi, Tux!
done.
```

Signale mit PThreads

- Zur Signalisierung dienen Condition-Variablen

Initialisierung

```c
pthread_mutex_t mutex; pthread_cond_t cond;
pthread_cond_init(&cond, NULL);
pthread_mutex_init(&mutex, NULL);
```

Thread 1

```c
pthread_cond_wait(&cond, &mutex);
```

Thread 2

```c
pthread_cond_broadcast(&cond);
```

Aufräumen

```c
pthread_mutex_destroy(&mutex)
pthread_cond_destroy(&cond)
```

Aufgabenstellung PThreads-TMR (Forts.)

Ausführliche Dokumentation

```
1 man 3 pthread_{cond_wait,cond_init,cond_signal,\\
2 mutex_init,mutex_unlock,create,cancel}
```

Aufgabenstellung PThreads-TMR (Forts.)

Teilaufgabe

Erweitern Sie Ihre Interface-Implementierung so, dass Replikate nach einer konfigurierbaren maximalen Ausführungszeit *abgebrochen* werden!

Ausführliche Dokumentation

```
1 man 3 pthread_cond_timedwait
```

Literatur

Fragen?